

Veritools Verifier

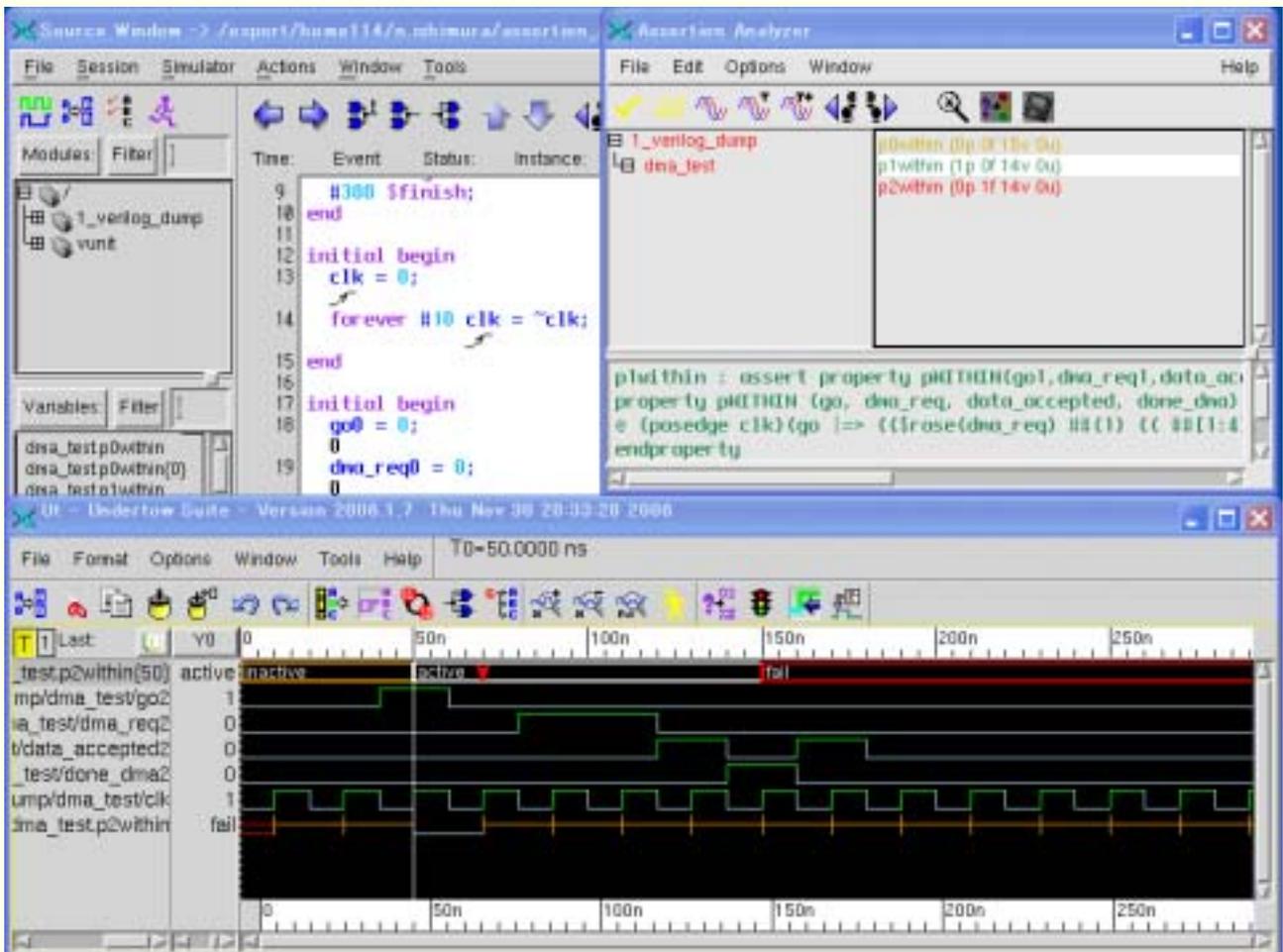
SVA(SystemVerilog Assertion) プラットフォーム

米国Veritools社製 VeritoolsVerifierはアサーションベース機能検証を加速します。

何
秒
も
要
さ
ず

シミュレーションせずに

アサーションのデバッグができます



SVAのデバッグ・検証を高速化

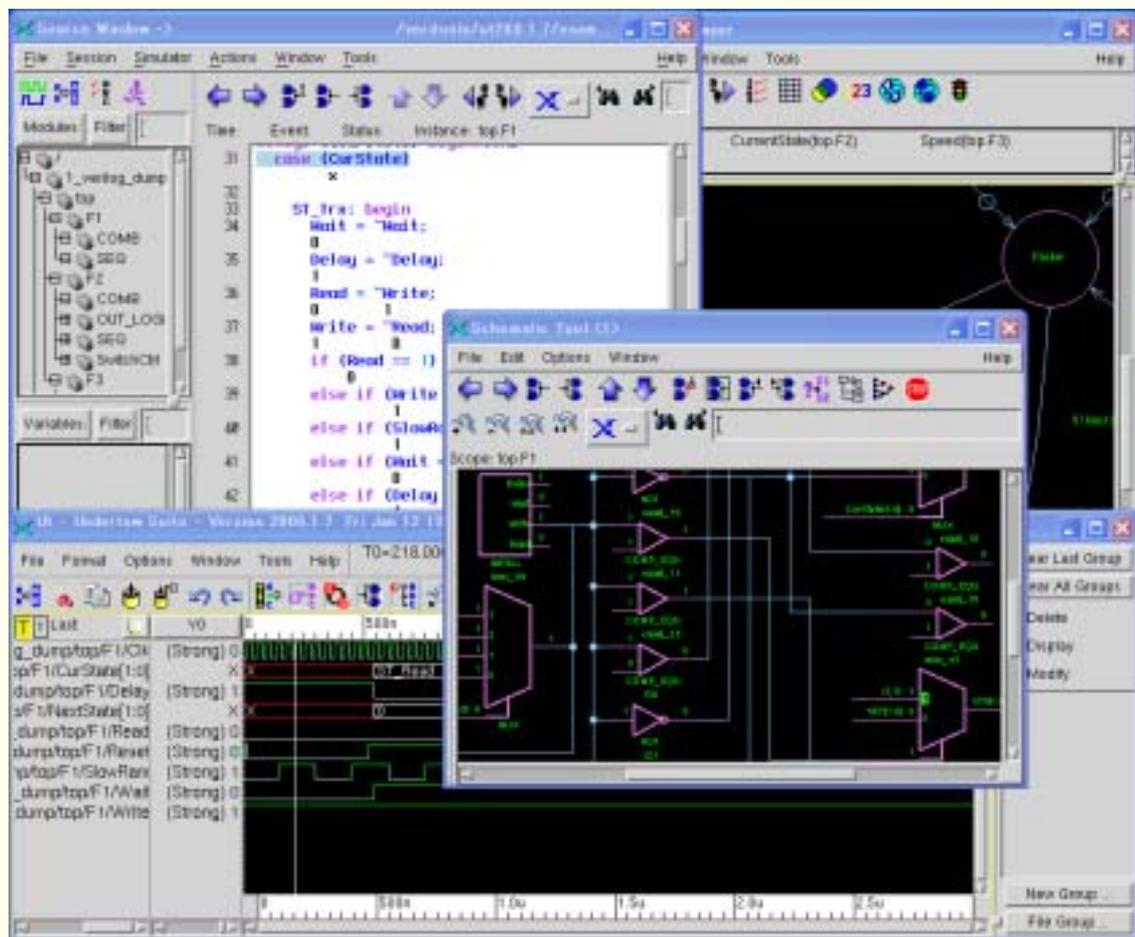
- 再シミュレーションせずにアサーション検証
- アサーションを階層表示
- SVAのタイミングとローカル変数表示
- SVA変更と仮適用の結果を即時表示

SVAベースのファンクション検証

- アサーション結果の色分け表示
- Pass/Fail数の一覧表示
- SVA波形と関連信号を一度に呼び出し
- GUIベースの検証環境

波形の表示とデバッグ機能

- 波形ビューア機能による波形を表示
- FSM、ブロック図表示によるデバッグ機能



Veritools製品一覧表

機能 製品名	Waveform Viewer	Graphical Debugger	System Verilog Assertions Analyzer	備考
VeritoolsVwave		-	-	波形ビューア機能のみ利用できます。
VeritoolsDesigner			-	FSM、ブロック図等のデバッグツールが利用できます。
VeritoolsVerifier				上記に加え、アサーション解析が可能です。
Optimizing_Tool	-	-	-	波形圧縮用のPLI (オプション) です。

● 価格はお問合せ下さい。

対応シミュレータ

各社のシミュレータに対応

対応OS

Sun OS 5.6以上、Solaris 6以上
Red Hat Enterprise Linux ver 3 update 8 以上

お問い合わせ先：
株式会社プライムゲート
東京都中央区日本橋堀留町1-10-11井門堀留ビル2F

